Contenus

Code du Cours	Nom du Cours	Semestre du Cours	Cours Théoriques	Travaux Dirigés (TD)	Travaux Pratiques (TP)	Crédit du Cours	ECTS
INF340	Microprocesseurs	6	2	0	2	3	5

Cours Pré-Requis	
Conditions d'Admission au Cours	

Langue du Cours	Français
Type de Cours	Obligatoire
Niveau du Cours	Licence
Objectif du Cours	Le but de ce cours est d'étudier le fonctionnement d'un microprocesseur et des systèmes a microprocesseur ainsi que leur programmation en assembleur.
Contenus	s1 Introduction et historique s2 Rappel sur les systèmes numériques s3 Systèmes à base de microprocesseur s4 8085 architecture s5 Interface entrée/sortie s6 8085 programmation en assembleur s7 Examen partiel s8 Programmation : jeu d'instructions s9 Instructions de gestion des accumulateurs et de la mémoire s10 Instructions de contrôle du programme s11 Pile et sous-programmes s12 Interruptions s13 16-32 bit microprocesseurs et microcontrolleurs s14 Présentation des projets
Ressources	Microprocessor Architecture, Programming, and Applications with the 8085 (4th Edition), Ramesh S. Gaonkar, Prentice Hall 1998

Intitulés des Sujets Théoriques

Semaine	Intitulés des Sujets
1	Introduction et historique
2	Rappel sur les systèmes numériques
3	Systèmes à base de microprocesseur
4	8085 architecture
5	Interface entrée/sortie
6	8085 programmation en assembleur
7	Examen partiel
8	Programmation : jeu d'instructions
9	Instructions de gestion des accumulateurs et de la mémoire
10	Instructions de contrôle du programme
11	Pile et sous-programmes
12	Interruptions
13	16-32 bit microprocesseurs et microcontrolleurs
14	Présentation des projets