

Contenus

| Nom du Cours | | Semestre du Cours | Cours Théoriques | Travaux Dirigés (TD) | Travaux Pratiques (TP) | Crédit du Cours | ECTS |
|--------------|------------------------------|-------------------|------------------|----------------------|------------------------|-----------------|------|
| INF320 | Architecture des ordinateurs | 5 | 4 | 0 | 0 | 4 | 6 |

| | |
|---------------------------------|--------|
| Cours Pré-Requis | INF220 |
| Conditions d'Admission au Cours | INF220 |

| | |
|-------------------|---|
| Langue du Cours | |
| Type de Cours | Obligatoire |
| Niveau du Cours | Licence |
| Objectif du Cours | Examiner les unités qui composent le matériel informatique, en particulier dans le secteur d'activité des technologies de microprocesseur, y compris microprocesseur moderne, la mémoire, et les unités d'entrée-sortie qui constitue l'objectif de ce cours. |
| Contenus | Registres, unité arithmétique et logique (ALU), l'assemblage, l'unité centrale de traitement (CPU), un registre d'usage général, pile, file d'attente, la ligne de la technologie de l'entreprise, les circuits multiplication des sujets inclure les unités d'entrée-sortie de base. |
| Ressources | Architecture de systèmes informatiques M. MORRIS MANO LITTÉRATURE MAISON D'ÉDITION 2002 |

Intitulés des Sujets Théoriques

| Semaine | Intitulés des Sujets |
|---------|---|
| 1 | Arithmétique, la logique et le décalage micro-opérations |
| 2 | ALU conception |
| 3 | La structure des modes d'adressage mémoire et de la mémoire |
| 4 | Registres et des fonctions spécifiques |
| 5 | L'identification et le codage des instructions de machine |
| 6 | Tâches de commandes de machines |
| 7 | La programmation en assembleur |
| 8 | Examen à mi-parcours |
| 9 | Fond de la technologie |
| 10 | La structure de RAM et des circuits de commande |
| 11 | Registres à usage général |
| 12 | Technique de la ligne d'affaires |
| 13 | La Structure de FPU |
| 14 | Unités d'entrée-sortie |